#### IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Patent Application of

Charles COULIER

Application No.: 09/775,668

Filed: February 5, 2001

For: CONVEYING PROTOCOL UNITS FOR

PORTABLE ELECTRONIC OBJECTS

VIA A PROTOCOL FOR

MICROCOMPUTER PERIPHERALS

Group Art Unit: 2876

Examiner: Unassigned

**CLAIM FOR CONVENTION PRIORITY** 

Assistant Commissioner for Patents Washington, D.C. 20231

Sir:

The benefit of the filing date of the following prior application in the following foreign country is hereby requested, and the right of priority provided in 35 U.S.C. § 119 is hereby claimed:

French Patent Application No. 0001399

Filed: February 3, 2000.

In support of this claim, enclosed is a certified copy of the prior foreign application. This application is referred to in the oath or declaration. Acknowledgment of receipt of this certified copy is requested.

Respectfully submitted,

BURNS, DOANE, SWECKER & MATHIS, L.L.P.

Date: May 9, 2001

James A. LaBarre

Registration No. 28,632

P.O. Box 1404 Alexandria, Virginia 22313-1404 (703) 836-6620

# THIS PAGE BLANK (USPTO)



THIS PAGE BLANK (USPTO)



# BREVET D'INVENTION



## CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION

# COPIE OFFICIELLE

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

Fait à Paris, le \_\_\_

1 4 FEV. 2001

Pour le Directeur général de l'Institut national de la propriété industrielle Le Chef du Département des prévets

**Martine PLANCHE** 

INSTITUT
NATIONAL DE
LA PROPRIETE
INDUSTRIELLE

SIEGE
26 bis, rue de Saint Petersbourg
75800 PARIS cedex 08
Téléphone : 01 53 04 53 04
Télécopie : 01 42 93 59 30
http://www.inpi.fr

THIS PAGE BLANK (USPTO)







Code de la propriété intellectuelle - Livre VI

26 bis, rue de Saint Pétersbourg 75800 Paris Cedex 08 Téléphone : 01 53 04 53 04 Télécopie : 01 42 94 86 54

## REQUÊTE EN DÉLIVRANCE 1/2

		Cet imprimé est à remplir lisiblement à l'encre noire DB 540 W / 2508		
REMISE DES PIECES DATE 3.02	Réservé à l'INPI	NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE		
LIEU . OC		The second secon		
N° D'ENREGISTREMENT		CABINET MARTINET & LAPOUX		
NATIONAL ATTRIBUÉ PAR L	LINPI 0001399	43 Boulevard Vauban		
DATE DE DÉPÔT ATTRIBUÉ	÷e	BP 405 GUYANCOURT		
PAR L'INPI	- 3 FEV	78055 ST QUENTIN YVELINES CEDEX		
Vos références per (facultatif) VP/	our ce dossier RL/GEM798			
Confirmation d'un dépôt par télécople		□ N° attribué par l'INPI à la télécopie		
2 NATURE DE L	LA DEMANDE	Cochez l'une des 4 cases suivantes		
Demande de b	prevet			
Demande de c	certificat d'utilité	<b>`</b> D		
Demande divis	sionnaire			
Demande de brevet initiale		No. 11. 1 Date		
ou dema	ınde de cerlificat d'utilité initiale	N° Date / /		
	n d'une demande de			
	en <i>Demande de breret initiale</i> NVENTION (200 caractères ou	N° Date / /		
4 DÉCLARATIO	ON DE PRIORITÉ	Pays ou organisation		
<u>                                     </u>		Date / / N°		
<u>-</u>	E DU BÉNÉFICE DE DÉPÔT D'UNE	Pays ou organisation		
	_			
DEMANUE A	ANTÉRIEURE FRANÇAISE	Pays ou organisation  Date / / N°		
·		S'il y a d'autres priorités, cochez la case et utilisez l'imprimé «Suite»		
5 DEMANDEU	JR	S'il y a d'autres demandeurs, cochez la case et utilisez l'imprimé «Suite»		
Nom ou déno	omination sociale	GEMPLUS		
Prénoms				
Forme juridiq	lue	Société en commandite		
N° SIREN		349 711 200		
Code APE-NA	<b>√F</b>	<u> </u>		
Adresse	Rue ·	Avenue du Pic de Bertagne Parc d'activité de Gemenos		
	Code postal et ville	13881 GEMENOS CEDEX		
Pays		FRANCE		
Nationalité		Française		
N° de téléphone (facultatif)				
N° de télécopie (facultatif)				
Adresse électronique (facultatif)				



## BREVET D'INVENTION CERTIFICAT D'UTILITÉ

REQUÊTE EN DÉLIVRANCE 2/2

Réservé à l'INPI			
REMISE DES PIÈCES DATE 3 02. 2000			
LIEU () ()			
N° D'ENREGISTREMENT			
N° D'ENREGISTREMENT  NATIONAL ATTRIBUÉ PAR L'INPI	DB 540 W /260899		
Vos références pour ce dossier : (jacultatif)	VP/RL/GEM798		
6 MANDATAIRE			
Nom	LAPOUX		
Prénom	Roland		
Cabinet ou Société	Cabinet MARTINET & LAPOUX		
N °de pouvoir permanent et/ou de lien contractuel			
Adresse Rue	43 Boulevard Vauban BP 405 GUYANCOURT		
Code postal et ville	78055 ST QUENTIN YVELINES CEDEX		
N° de téléphone (facultatif)	01.30.64.90.09		
N° de télécopie <i>(facultatif)</i>	01.30.64.90.02		
Adresse électronique (facultatif)	Martinet@wanadoo.fr		
7 INVENTEUR (S)			
Les inventeurs sont les demandeurs	Oui  Non Dans ce cas fournir une désignation d'inventeur(s) séparée		
8 RAPPORT DE RECHERCHE	Uniquement pour une demande de brevet (y compris division et transformation)		
Établissement immédiat			
ou établissement différé			
Paiement échelonné de la redevance	Paiement en trois versements, uniquement pour les personnes physiques  Oui Non		
9 RÉDUCTION DU TAUX	Uniquement pour les personnes physiques		
DES REDEVANCES	Requise pour la première fois pour cette invention (joindre un aris de non-imposition)		
	Requise antérieurement à ce dépôt <i>( joindre une copie de la decision d'admission pour celle invention on indiquer sa référence )</i> :		
Si vous avez utilisé l'imprimé «Suite», indiquez le nombre de pages jointes			
Man	visa de la préfecture ou de l'inpi and LAPOUX dataire I-92-1136)		



# **BREVET D'INVENTION**

## **CERTIFICAT D'UTILITÉ**



Code de la propriété intellectuelle - Livre VI

#### **DÉPARTEMENT DES BREVETS**

26 bis, rue de Saint Pétersbourg

### DÉSIGNATION D'INVENTEUR(S) Page N° . 1. / .1.

(Si le demandeur n'est pas l'inventeur ou l'unique inventeur)

5800 Paris Cedex 08 Héphone : 01 53 04 53	3 04 Télécopie : 01 42 94 86 54		Cet imprimé est à remplir lisiblement à l'encre noire	DB 113 W /260895			
Vos références pour ce dossler		VP/RL/G	VP/RL/GEM798				
N° D'ENREGISTI	REMENT NATIONAL	000	0001399				
TITRE DE L'INVE	NTION (200 caractères ou e						
Transport périphériq	d'unités de protoco ues de micro-ordin	ole d'objet él ateur	lectronique portable par protocole pour				
LE(S) DEMANDE	EUR(S):						
GEMPLUS Avenue du	Pic de Bertagne						
Parc d'acti	vité de Gemenos IENOS CEDEX			- -			
			z en haut à droite «Page N° 1/1» S'il y a plus de tr page en indiquant le nombre total de pages).	rois inventeurs,			
Nom		COULIE	COULIER				
Prénoms		Charles	Charles				
Adresse	Rue		19 avenue Frédéric Mistral LE CANNET				
	Code postal et ville	13360	ROQUEVAIRE				
Société d'appartenance (facultatif)							
Nom							
Prenoms							
Adresse	Rue		<u> </u>	·			
	Code postal et ville						
Société d'appartenance (facultatif)							
Nom							
Prénoms							
Adresse	Rue						
	Code postal et ville						
Société d'appartenance (facultatif)			·				
DATE ET SIGNATURE(S) DU (DES) DEMANDEUR(S) OU DU MANDATAIRE (Nom et qualité du signataire)		Mand	d LAPOUX ataire le 2 Février 2000 92-1136)				

This Page Blank (uspto)

Transport d'unités de protocole d'objet électronique portable par protocole pour périphériques de microordinateur

La présente invention concerne la connexion au niveau applicatif entre un terminal du type micro-ordinateur et un objet électronique portable, tel qu'une carte à puce, dite carte à microcontrôleur ou carte à circuit intégré, en tant que périphérique du terminal

10 terminal.

5

15

20

25

30

35

Au niveau applicatif, les échanges entre une station d'accueil d'une carte à puce, telle qu'un terminal, et la carte à puce sont réalisés au moyen d'unités de données de protocole applicatif APDU (Application Protocol Data Unit) qui sont des commandes transmises par le terminal à la carte et des réponses transmises par la carte au terminal.

Le format de ces commandes et réponses est défini au niveau applicatif par la norme ISO 7816-4 et ses annexes A et B pour acheminer des unités de protocole selon le protocole de transmission asynchrone à l'alternat par caractères "T=0" ou le protocole de transmission asynchrone à l'alternat par blocs "T=1". Les commandes sont toujours déclenchées par le terminal et la carte doit être du type proactive pour transférer des données à son initiative vers le terminal.

Par ailleurs la norme "Universal Serial Bus Specification", septembre 1998, définit un bus normalisé série universel USB pour connecter un micro-ordinateur PC à des périphériques.

Les transferts de données entre le microordinateur et un périphérique sont tous déclenchés

par le micro-ordinateur, le périphérique étant toujours esclave du micro-ordinateur contrairement à une carte à puce par rapport au terminal. Toutes les transactions effectuées à travers le bus USB sont réalisées au moyen de paquets dont les formats et séquencements sont différents de ceux des commandes et réponses définis par la norme ISO 7816-4 pour carte à puce.

5

20

25

30

La présente invention vise à adapter un objet électronique portable comme périphérique d'un microordinateur, et plus précisément à acheminer des unités de protocole APDU dans un bus USB afin que l'objet électronique portable soit reconnu par un micro-ordinateur comme un périphérique.

A cette fin, un procédé pour transporter des commandes ayant toutes un en-tête et pour certaines un champ de données depuis un terminal vers un objet électronique portable, et des réponses ayant pour certaines un champ de données et toutes une queue depuis l'objet électronique portable vers le terminal, est caractérisé par les étapes suivantes :

fournir un bus entre le terminal et l'objet pour échanger des transactions descendantes comprenant chacune successivement un paquet de début transmis depuis le terminal vers l'objet, un paquet de données transmis depuis le terminal vers l'objet et un paquet de fin transmis depuis l'objet vers le terminal, et des transactions montantes comprenant chacune un paquet de début transmis depuis le terminal vers l'objet, un paquet de données transmis depuis l'objet vers le terminal et un paquet de fin transmis depuis le terminal vers le terminal vers l'objet,

encapsuler l'en-tête et le champ de données, lorsqu'il existe, de chaque commande respectivement dans les champs de données de paquets de données respectivement d'une transaction descendante et d'au moins une transaction descendante, et

encapsuler le champ de données, lorsqu'il existe, et la queue de chaque réponse dans le champ de données du paquet de données d'au moins une transaction montante.

10

15

20

25

30

35

encapsulations des commandes et Grâce aux réponses dans des paquets de données de transaction, l'invention supprime, lorsque l'objet électronique portable est une carte à puce, le lecteur de la carte qui est maintenant reliée à un bus série universel (USB) normalisé selon la norme USB, offre un débit élevé supérieur au mégabit par seconde pour échanges entre le terminal et la carte, et permet la connexion de plusieurs cartes à puce, ou plus généralement d'objets électroniques portables, au terminal à travers un bus commun.

Parmi les quatre modes de transfert de données selon la norme USB, l'invention montre que mode de transfert conformes au transactions "volumineux" (Bulk Transfer) et au mode de transfert de contrôle (Control Transfer) sont particulièrement fonctionnement d'un objet au bien adaptées électronique portable.

Pour chacun de ces deux modes, l'invention prévoit que chaque paquet de début peut comprendre un identificateur annonçant le sens du transfert du paquet de données le succédant dans une transaction; le paquet de début de chaque transaction descendante relative au transfert d'au moins une partie du champ de données d'une commande ou d'une réponse peut

comprendre un identificateur indiquant le sens du transfert du paquet de données le succédant dans ladite transaction ; le champ de données d'un paquet de données dans la transaction descendante contenant l'en-tête d'une commande peut contenir également la longueur attendue du champ de données de la réponse succédant à ladite commande et/ou la longueur du champ de données de ladite commande ; le champ de données d'un paquet de données d'une transaction montante contenant le début du champ de données d'une réponse peut contenir également la longueur utile du champ de données de ladite réponse, et des bits de bourrage en nombre proportionnel à la différence entre la longueur attendue du champ de données de ladite réponse incluse dans une commande précédente et la longueur utile peuvent être contenus dans le champ de données du paquet de données de la deuxième transaction montante contenant la queue de réponse.

5

10

15

20

25

30

35

Selon d'autres caractéristiques de l'invention pour le mode de transfert de contrôle, le paquet de début de la première transaction descendante dans une séquence de plusieurs transactions successives relatives une commande réponse à ou une comprendre un identificateur annonçant le début de la séquence ; le début du champ de données d'un paquet de données dans la transaction descendante contenant l'en-tête d'une commande contient un identificateur du format de la commande ; et la transaction montante contenant le paquet de données dans lequel le début la réponse est encapsulée peut précéder transaction descendante dont le paquet de comprend un identificateur annonçant le début d'une séquence de transaction montante et dont le paquet de structure identique au paquet de données a une

données de la transaction descendante contenant l'entête d'une commande et contient un identificateur du format de ladite réponse et la longueur attendue du champ de données de ladite réponse.

5

10

15

20

25

30

35

D'autres caractéristiques et avantages de la présente invention apparaîtront plus clairement à la lecture de la description suivante de plusieurs réalisations préférées de l'invention en référence aux dessins annexés correspondants dans lesquels :

- la figure 1 est un bloc-diagramme schématique d'une connexion entre un terminal du type micro-ordinateur et une carte à puce à travers un bus USB selon l'invention;
- la figure 2 est un diagramme de quatre formats de commande connus selon la norme ISO 7816-4;
- la figure 3 est un diagramme de deux formats de réponse de carte connus selon la norme ISO 7816-4;
- la figure 4 est un diagramme de trois types de paquets USB connus ;
  - les figures 5 à 8 sont respectivement des diagrammes de transfert pour des couples commanderéponse selon les figures 2 et 3 entre le terminal et la carte à puce au moyen de transactions à trois paquets selon une première réalisation de l'invention ; et

les figures 9 et 10 sont respectivement des diagrammes de transfert pour des couples commanderéponse au moyen de transactions à trois paquets selon une deuxième réalisation de l'invention.

En référence à la figure 1, un terminal TE, tel qu'un micro-ordinateur (Personal Computer PC), est relié à un objet électronique portable, tel qu'une

carte à puce CA, dite également carte à circuit intégré ou carte à microcontrôleur, à travers un bus à quatre fils BU selon la norme USB (Universal Serial Bus). Le bus peut être jalonné d'un ou plusieurs moyens de connexion (hubs) à d'autres moyens périphériques, tels que souris, clavier, imprimante, table graphique, etc.

5

10

15

20

35

Le bus BU comprend deux fils d'alimentation et deux fils de transmission de paquets offrant un débit typiquement égal à 1,5 Mbit/s ou 12 Mbit/s.

Le "terminal" désigné par TE dans la suite de la description englobe le système d'ordinateur hôte, désigné par "host" dans la norme USB, comprenant un contrôleur matériel et logiciel (Host Controller) jouant le rôle d'interface dans le terminal avec le bus BU.

La carte à puce CA est un dispositif périphérique logique et physique au sens "Device" de la norme USB, qui comporte une interface (Device Endpoint) constituant une source d'informations et accomplissant des fonctions s'interfaçant avec le bus BU.

Dans la couche de protocole de la carte à puce CA est également incluse une entité logicielle qui gère le protocole normalisé de commande-réponse selon la norme ISO 7816 et qui est en relation avec l'interface selon le protocole USB dans la carte à puce.

Il est rappelé, comme montré à la figure 2, qu'une unité de données de protocole applicatif APDU selon la norme ISO 7816-4, constituant une commande établie par le terminal TE à transmettre à la carte à puce CA, contient un en-tête EN ayant 4 octets : un

octet CLA désignant une classe de l'instruction contenue dans l'octet suivant, un octet INS désignant un code d'instruction lié à une commande du système d'exploitation dans le microcontrôleur de la carte à puce CA, et deux octets P1 et P2 désignant des paramètres relatifs à l'instruction. Une commande peut en outre comprendre au moins l'un des champs successifs suivants après le paramètre P2 : un champ LC contenant la longueur Lc du champ de données de la commande exprimée en nombre d'octets, un champ de données DC de longueur variable pouvant atteindre 256 ou 65535 octets, et un champ LE contenant la longueur Le exprimée en nombre d'octets, attendue dans le champ de données DR de la réponse RES2 à ladite commande.

10

15 .

20

35

Comme illustré à la figure 2, une unité APDU de type commande peut présenter l'un des quatre formats suivants :

- Cas 1, commande C1 : la carte ne reçoit aucune donnée entrante, et par conséquent la longueur Lc est égale à 0, et ne renvoie aucune donnée sortante dans une réponse RES1, et par conséquent la longueur Le est égale à 0 ; la commande C1 est alors réduite à l'en-tête EN ;
- Cas 2, commande C2 : la carte ne reçoit aucune donnée entrante ce qui impose la longueur Lc égale à 0, mais renvoie des données sortantes dans une réponse RES2 ce qui impose la longueur Le différente de 0 ; ainsi la commande C2 comprend les champs EN et LE ;
  - Cas 3, commande C3 : la carte reçoit des données entrantes ce qui impose que la longueur de champ de données Lc soit différente de 0 et donc la présence d'un champ de données DC, et ne renvoie aucune donnée sortante dans une réponse RES1, ce qui

impose la longueur attendue Le égale à 0 ; la commande C3 comprend alors l'en-tête EN suivi des champs LC et DC ;

- Cas 4, commande C4 : la carte reçoit des données entrantes mais également renvoie des données sortantes DR dans une réponse RES2 et par conséquent les longueurs Lc et Le sont différentes de 0 ; la commande C4 comprend successivement les quatre champs EN, LC, DC et LE.

10

15

20

25

30

Comme montré à la figure 3, une réponse établie par la carte CA présente l'un de deux formats RES1 et RES2. Le format de réponse RES1 contient seulement une queue Q à 2 octets d'état (Status Word) SW1 et SW2. Le format de réponse RES2 contient en plus un champ de données DR de longueur variable, précédant une queue Q. Lorsque la carte CA reçoit une commande C1 ou C3, elle renvoie une réponse RES1 ne comprenant qu'une queue Q ; lorsque la carte CA reçoit une C2 ou C4, elle renvoie une commande comprenant un champ de données DR précédant la queue Q et ayant une longueur au plus égale à la longueur Le annoncée dans la commande C2 ou C4 précédant ladite réponse.

En référence maintenant à la norme USB du bus série universel BU, les trois types principaux de paquets selon cette norme pouvant composer une transaction pour transférer des données suivant l'un ou l'autre sens entre le terminal et la carte à puce à la figure 4 en avant illustrés abstraction au début de chaque paquet d'un champ de synchronisation (SYNC) comprenant un délimiteur de (Start-of-Packet SOP), de paquet délimiteur de fin de paquet (End-of-Packet EOP) :

- paquet de début de transaction de type jeton (Token Packet) comprenant un identificateur de ΤP paquet PID à 1 octet incluant le type "Token" du paquet et le nom de celui-ci, un champ d'adresse à 7 bits ADDR identifiant la source ou la destination d'un paquet de données succédant au paquet de début, un champ à 4 bits ENDP (Endpoint) contenant l'adresse de la fonction qui est visée particulièrement dans la en tant que dispositif périphérique, champ de contrôle à redondance cyclique CRC5 à 5 bits ; il existe quatre paquets de début TP : un paquet nommé OUT pour commander un transfert de données descendantes depuis le terminal TE vers la carte CA, un paquet nommé IN pour commander le transfert de données montantes depuis la carte CA vers le terminal TE, un paquet nommé SOF (Start-of-Frame) pour marquer et indiquer le nombre de paquets au début d'une trame de plusieurs paquets, et un paquet d'initialisation SETUP pour initialiser une synchronisation nommé terminal et la carte au début le entre transaction de données ;

5

10

15

20

25

30

35

- paquet de données DP (Data Packet) intercalé entre un paquet de début TP et un paquet de fin HP transaction et comprenant un champ dans une données DATA d'identificateur PID, un champ de comportant au plus 1023 octets, et un champ de contrôle de redondance cyclique CRC16 à 16 bits ; deux types de paquets de données DP sont désignés par des identificateurs DATAO et DATA1 notamment pour distinguer des paquets de données respectivement de cours impairs au rangs pairs et de rangs transactions de données successives dans une séquence selon certains modes de transfert;

paquet de fin de transaction HP (Handshake Packet) ne comprenant qu'un champ d'identificateur

PID pour rapporter l'état de transfert précédent de données; les paquets HP sont de deux types : un paquet d'accusé de réception de données ACK qui indique qu'un paquet de données DP précédent a été reçu correctement, et un paquet de non accusé de réception NAK qui indiquent que le récepteur à qui sont destinées les données contenues dans le paquet de données précédent ne les a pas acceptées ou le transmetteur qui doit transmettre les données ne peut les envoyer.

également rappelé qu'un périphérique Il est selon la norme USB, tel que la carte CA selon le droit d'émettre que sous l'invention, n'a commande du terminal (Host) qu'après avoir reçu un paquet de début TP ; une transaction, qu'elle soit une transaction descendante pour commande ou qu'elle soit une transaction montante pour réponse, commence par un paquet de début TP transmis par le terminal TE à la carte CA. Si les données demandées par le paquet TP ne sont pas disponibles, le périphérique répond en utilisant un paquet NAK qui indique que la fonction le périphérique n'était pas dans d'accepter les données ou que cette fonction n'a aucune donnée à transmettre.

25

30

35

5

10

15

20

Selon une première réalisation de l'invention, les unités de protocole APDU sont échangées selon le mode de transfert "volumineux" (Bulk Transfer) défini selon la norme USB, entre le terminal TE et la carte CA. Le mode de transfert "volumineux" est conçu pour des dispositifs qui nécessitent de communiquer des quantités relativement élevées de données à des instants très variables et en utilisant une largeur de bande disponible quelconque. En outre, ce mode "volumineux" est relativement simple puisqu'il

n'impose aucune structure du contenu des données et n'utilise que des paquets de début de transaction TP de type OUT pour transférer des données suivant le sens descendant depuis le terminal TE vers la carte CA, et des paquets de début de transaction de type IN pour transférer des données suivant le sens montant depuis la carte CA vers le terminal TE.

5

10

15

20

25

30

35

Les caractéristiques précédentes du mode de transfert "volumineux" en font un mode bien adapté à l'échange d'unités de protocole APDU, comme cela apparaîtra ci-après en référence aux figures 5 à 8. Les transactions selon le mode "Bulk" sont à trois paquets, comprenant un paquet de début TP de type OUT ou IN, un paquet de données DATAO ou DATA1 et un paquet de fin HP de type ACK ou NAK.

Il est supposé dans les figures 5 à 8 et également dans les figures suivantes 9 et 10 que le paquet de fin HP est toujours de type ACK à la suite d'une réception correcte de données précédente.

Lorsqu'un couple de commande C1-RES1 selon le cas 1 est à échanger entre le terminal et la carte, six paquets sont échangés successivement dans des transactions descendante et montante, comme montré à la figure 5. La transaction descendante comprend un paquet de début OUT, un paquet de données DATAO comprenant l'en-tête EN de la commande C1 transmis par le terminal vers la carte et un paquet de fin ACK indiquant terminal que la carte au correctement le paquet DATAO. La transaction montante comprend un paquet de début IN, un paquet DATA1 dont le champ de données comprend la queue Q à 2 octets SW1 et SW2 de la réponse RES1 et transmis par la carte vers le terminal, et un paquet de fin ACK indiquant à la carte que le paquet DATA1 a été reçu correctement par le terminal.

Lorsqu'une commande C2 suivie d'une réponse RES2 avec un champ de données sortantes sont échangées 2 ISO 7816-4, selon le cas de la norme transaction et ou plusieurs descendante une échangées entre sont transactions montantes terminal TE et la carte CA, comme montré à la figure 6. Le nombre des transactions montantes dépend de la longueur Le du champ de données DR dans la réponse RES2 comparativement à la longueur maximale du champ DP qui peut être négociée des paquets préalablement à 8, 16, 32 ou 64 octets par exemple entre le terminal TE et la carte CA. Il est supposé dans la figure 6 que le champ DR est fragmenté dans deux champs DATA si bien que la séquence comprend en tout trois transactions.

5

10

15

20

25

30

35

transaction descendante selon le cas 2 illustré comprend un paquet de début OUT, un paquet de données DATAO dont le champ de données comprend les 4 octets de l'en-tête EN suivi d'un octet LE contenant la longueur Le des données dans la réponse RES2, lequel paquet de données DATAO est transmis par le terminal vers la carte, et un paquet de fin ACK accusant de la réception correcte du paquet DATAO et transmis par la carte vers le terminal. La première des deux transactions montantes comprend un paquet de début IN transmis par le terminal, un paquet données DATA1 transmis par la carte au terminal et dont le champ de données comporte le début du champ de données DR de la réponse RES2, et un paquet de fin ACK transmis par le terminal à la carte lorsque le terminal a reçu correctement le paquet DATA1. deuxième transaction montante comprend un paquet de début IN, un paquet de données DATA1 transmis par la carte au terminal et ayant un champ de données DATA comprenant éventuellement reste des données le

contenues dans le champ DR de la réponse RES2 concaténé avec la queue Q à 2 octets SW1 et SW2 de la réponse RES2, et finalement un paquet de fin ACK transmis par le terminal à la carte en réponse au paquet correct DATA1.

10

15

20

25

30

35

Un échange de commande C3 avec une réponse RES1 sans donnée comprend par exemple deux transactions pour transmettre les données de commande DC et donc transactions descendantes et trois comprend transaction montante, comme montré à la figure 7. La première transaction descendante est analogue à la figure première transaction montrée à la comprend un paquet de début OUT, un paquet de données DATAO et un paquet de fin ACK, mais le champ de données dans le paquet DATAO comprend l'en-tête EN et le champ de longueur LC de la commande C3. Les deux autres transactions descendantes sont de même type et comprennent chacune un paquet OUT de manière à commander le transfert de données de commande depuis le terminal TE vers la carte CA, un paquet de données DATA1 dont le champ de données comprend le début ou la fin du champ de données DC de la commande C3, transmis depuis le terminal vers la carte, et un paquet de fin ACK transmis par la carte au terminal en réponse à un paquet de données précédent correct DATA1. La dernière transaction est similaire à la dernière transaction montante montrée à la figure 6 et comprend un paquet de début IN transmis par le terminal à la carte, un paquet de données DATA1 dont le champ de données ne comprend que les 2 octets SW1 et SW2 de la queue Q de la réponse RES1 et qui est transmis par la carte au terminal, et un paquet de fin ACK transmis par le terminal.

Lorsqu'une commande C4 doit être transmise par le terminal à la carte, par exemple trois

5

10

15

20

25

30

35

deux transactions transactions descendantes et montantes sont échangées entre le terminal et la carte, comme montré à la figure 8. Dans la première transaction, un paquet de données DATAO est transmis par le terminal à la carte après la transmission d'un paquet de début OUT et comprend dans son champ de données DATA l'en-tête EN, le champ de longueur de commande LC et le champ de longueur attendue LE prélevés de la commande C4, et est suivi par un paquet de fin ACK transmis par la carte au terminal lorsque le paquet précédent DATAO est correct. descendantes transactions suivantes sont chacune d'un paquet OUT de manière à composées commander le transfert de parties du champ de données DC de la commande C4 depuis le terminal vers la carte, d'un paquet de données DATA1 dont le champ de données DATA comprend une première partie, ou une partie intermédiaire ou une partie finale, du champ de données DC de la commande C4, transmis par le terminal à la carte, et un paquet de fin ACK transmis par la carte au terminal lorsque le paquet précédent DATA1 a été reçu correctement par la carte. Les deux transactions montantes concernent le transfert des données du champ DR de la réponse RES2 annoncées par la commande C2. La première transaction montante comprend un paquet de début IN transmis par terminal, puis un paquet de données DATA1 comprenant notamment le début du champ de données DR de la réponse RES2 transmis par la carte au terminal, et un paquet de fin ACK transmis par le terminal à la carte. La deuxième transaction montante comprend un paquet de début IN transmis par le terminal, paquet DATA1 dont le champ de données comprend éventuellement la fin des données sortant de carte, contenues dans le champ DR de la réponse RES2

ainsi que la queue Q à 2 octets SW1 et SW2 de la réponse RES2, et un paquet de fin ACK transmis par le terminal à la carte.

5

10

15

20

25

30

35

Selon l'exemple illustré à la figure 8, des champs CH5 et CH6 précédant le début du champ de données DR de la réponse RES2 dans le paquet de données DATA1 de la première transaction montante indique la longueur utile Lu des données dans le champ DR de la réponse RES2 qui sont réellement transmises, Lu pouvant être inférieure ou égale à la longueur attendue Le annoncée par la commande C4. Bien que la longueur des données demandées dans la réponse attendue soit déclarée dès le début de la séquence, dans le champ LE du paquet DATAO au cours de la première transaction descendante précédente, il est préférable en cas d'incident ou d'erreur détecté par la carte CA invalidant tout ou partie des données à transmettre au terminal TE, d'indiquer au terminal la longueur Lu des données réellement transmises par la réponse RES2. Dans le cas où Lu < Le, le champ de données DR de longueur Le est terminé par des octets de bits de bourrage BB non significatifs (Padding) en nombre (Le - Lu) uniquement destinés à respecter des règles de protocole. Ainsi, le champ DATA du paquet de données DATA1 de la première transaction montante dans la figure 8 comprend la longueur utile Lu et le début du champ de données DC de la réponse RES2, et le champ de données DATA du paquet de données DATA1 de la deuxième transaction montante comprend la fin données DR de la réponse de du champ éventuellement suivie de (Le - Lu) octets de bits de bourrage BB, et suivie des deux octets SW1 et SW2 de la queue Q de la réponse RES2.

La variante avec champs CH5 et CH6 et bits de bourrage BB décrite ci-dessus est également applicable aux deux transactions montantes contenant une réponse RES2 à la commande C2 selon le transfert de la figure 6.

Selon une deuxième réalisation, les couples de commande-réponse selon la norme ISO 7816-4 sont échangés entre la carte CA et le terminal TE en mode de transfert de contrôle (Control Transfer) selon la norme USB.

5

10

15

20

25

30

35

Le mode de transfert de contrôle est particulièrement utilisé pour l'initialisation des périphériques selon la norme USB. Ce mode est ainsi reconnu par tous les contrôleurs ce qui a suscité son intérêt pour l'appliquer, selon l'invention, à une carte à puce.

Comme pour le mode de transfert "volumineux" précédemment décrit, les unités de protocole APDU, c'est-à-dire les commandes et les réponses, encapsulées selon l'invention dans des paquets de USB données DP selon la norme au transactions. Chaque transaction descendante relative au transfert au moins partiel d'une commande C1 à C4, ou chaque transaction montante relative au transfert partiel d'une réponse RES1, RES2 comprend trois paquets, un paquet de début TP transmis par terminal à la carte, puis un paquet de données DP transmis par le terminal pour une commande ou par la carte pour une réponse, et un paquet de fin HP normalement de type ACK transmis par l'entité, terminal ou la carte, ayant reçu correctement paquet de données précédent DP. Comme déjà dit, chaque transaction n'est liée qu'à un seul sens de transfert de données, soit le sens descendant depuis le terminal vers la carte et indiqué par un paquet de début de transaction avec identificateur OUT, soit le

sens montant depuis la carte vers le terminal indiqué par un paquet de début de transaction avec identificateur IN.

Dans le mode de transfert de contrôle, une séquence de plusieurs transactions est définie par trois étapes (Stages), à savoir une étape d'établissement (Setup Stage), une étape de données (Data Stage) et une étape d'état (Status Stage).

5

10

15

20

25

30

35

d'établissement définit le L'étape transfert et la longueur des données à transférer de manière à faciliter le décodage des transactions dans suivante. Dans un données l'étape de d'optimisation des échanges selon l'invention, l'entête EN d'une commande C1 à C4 est contenu dans le paquet de données DP toujours avec identificateur DATAO au cours de l'étape d'établissement, en tirant partie des libertés de codage offertes par la norme USB.

Lorsqu'elle existe, l'étape de données comprend une ou plusieurs transactions OUT selon le données appartenant descendant pour des commande C3 ou C4, ou une ou plusieurs transactions IN selon le sens montant pour des données appartenant à une réponse RES2. La quantité de données qui est spécifiée avec le sens de transfert au cours de d'établissement précédente, peut répartie dans plusieurs transactions en fonction de la taille des paquets de données pré-négociée qui est généralement bien inférieure à la taille maximale des champs DC et DR. Ainsi chaque étape de données correspond à un transfert de données unidirectionnel.

L'étape d'état du mode de transfert de contrôle clôture la séquence à trois étapes. Elle utilise toujours un paquet de données DP de type DATA1 et annonce le changement du sens de circulation des

données par rapport à l'étape précédente ; si par exemple l'étape de données précédente consiste en un transfert OUT selon le sens descendant, l'étape d'état suivante concerne une transaction IN selon le sens montant.

Selon l'invention, pour les couples commanderéponse selon la norme ISO 7816-4 :

5

10

15

20

25

30

35

- l'en-tête d'une commande, ou d'une commande simulée pour initier une réponse, est toujours encapsulée dans le paquet DATAO d'une étape d'établissement;
- les données descendantes DC dans une commande C3 ou C4 sont encapsulées dans au moins un paquet DP d'une étape intermédiaire de données ;
- les données montantes DR dans une réponse RES2 à une commande C2 ou C4 sont encapsulées dans au moins un paquet DP dans une étape intermédiaire de données ; et
- la queue Q constituée par les deux mots d'état SW1 et SW2 d'une réponse RES1, RES2 est encapsulée dans le paquet de données d'une dernière transaction de l'étape intermédiaire de données précitée précédant une étape d'état à la fin d'une séquence.

Les cas 1 et 2 correspondant aux commandes C1 et C2 comprennent alors une seule séquence avec une ou des transactions montantes de type IN pour encapsuler une réponse sans ou avec des données, et les cas 3 et 4 correspondant aux commandes C3 et C4 comprennent première séquence SQ1 avec une transactions descendantes de type OUT pour encapsuler le champ de données DC de la commande C3 ou C4, et deuxième séquence SO2 avec ensuite une une transaction montante de type IN pour encapsuler une réponse RES1 sans des données pour le cas 3, ou avec plusieurs transactions pour ou montantes une

encapsuler le champ de données DR de la réponse RES2 pour le cas 4.

A titre d'exemple, la figure 9 montre une séquence en mode de transfert de contrôle pour une commande C2 avec une réponse RES2 dont le champ de données DR est réparti dans des paquets de données DP avec identificateurs respectifs DATA1, DATA0 et DATA1 dans trois transactions montantes de l'étape de données intermédiaire.

L'étape d'établissement constitue une première transaction montante de la séquence et comprend un paquet SETUP et un paquet DATAO transmis par le terminal vers la carte, et un paquet ACK transmis par la carte en réponse au paquet DATAO correctement reçu. Le paquet DATAO encapsule non seulement les 4 octets CLA, INS, P1 et P2 de l'en-tête EN de la commande C2 mais comporte également deux champs CH1 et CH2 précédant le champ de classe CLA après le champ d'identificateur PID de type SETUP, et deux champs CH3 et CH4 succédant au champ de paramètre P2 avant le champ de contrôle CRC16.

Le champ CH1 indique à la carte que les cinq octets suivants CH2, CLA, INS, P1 et P2 qui lui succèdent dans le champ de données DATA du paquet DATAO sont des octets propriétaires. Le champ CH2 contient un identificateur de format pour indiquer à la carte le format de la commande ou de la réponse que transmet la séquence en cours.

Les champs CH3 et CH4 comprennent respectivement la longueur Lc du champ de données DC de la commande et la longueur attendue Le du champ de données DR de la réponse augmentée de 4, respectivement lues dans les champs LC et LE, lorsqu'ils existent, dans la commande à transmettre. En l'occurrence, pour la

commande C2, Lc est égal à 0 et Le est différent de 0. Le chiffre 4 additionné à la longueur Le comptabilise deux champs CH5 et CH6 qui sont inclus au début du champ de données DATA du premier paquet DATA1 de l'étape de données suivante et qui précèdent le début du champ de données DR de la réponse RES2, et les deux octets SW1 et SW2 dans la queue Q de la réponse RES2.

5

10

15

20

25

30

35

L'étape de données comprend trois transactions montantes selon l'exemple illustré à la figure 9. Chaque transaction comprend un paquet de début TP de type IN pour initier un transfert de données de la carte CA vers le terminal TE, un paquet de données DATA1 ou DATA0 comprenant une partie du champ DR de la réponse RES2 et transmis par la carte au terminal, et un paquet de fin ACK confirmant à la carte que le paquet de données précédemment transmis par celle-ci a été reçu correctement par le terminal.

Les champs CH5 et CH6 précédant le début du champ de données DR de la réponse RES2 dans premier paquet de données DATA1 indique, comme déjà dit en référence à la figure 8, la longueur utile Lu des données dans le champ DR de la réponse RES2 qui sont réellement transmises au terminal TE, Lu pouvant être inférieure ou égale à Le. Dans le cas où Lu < Le, le champ de données DR de longueur Le est terminé bits de bourrage BBoctets de des significatifs (Padding) en nombre (Le - Lu). Ainsi, selon l'exemple illustré à la figure 9, la deuxième transaction montante dans l'étape intermédiaire de données comprend un paquet IN, un paquet de données DATAO dont le champ DATA comprend une intermédiaire du champ de données DC de la réponse ACK ; la dernière RES2, et un paquet de fin transaction de l'étape de données comprend après un paquet IN, un paquet de données DATA1 dont le champ de données DATA comprend la fin du champ de données DR de la réponse RES2 éventuellement suivie de ( $L_{\rm e}$  -  $L_{\rm u}$ ) octets de bits de bourrage BB, et suivie des deux octets SW1 et SW2 de la queue Q de la réponse RES2, et également un paquet de fin ACK.

L'étape d'état terminant la séquence de la figure 9 est constituée par une transaction descendante présentant un sens opposé à celui des transactions montantes de données IN précédemment exécutées. Cette transaction descendante comprend un paquet de début OUT transmis par le terminal TE vers la carte CA, un paquet DATAl sans champ de données transmis par le terminal vers la carte et un paquet de fin ACK accusant la réception correcte du paquet précédent DATAl par la carte au terminal.

Dans l'exemple montré à la figure 9, il a été supposé que les données demandées par la commande C2 à l'étape d'établissement étaient disponibles dans la carte et par conséquent la carte pouvait les retransmettre dans une réponse RES2 encapsulée. Dans le cas contraire, dès la deuxième transaction, la carte répond par un paquet de fin HP de type NAK au premier paquet IN transmis par le terminal pour signifier au terminal que les données demandées ne sont pas prêtes à être transmises.

Pour le cas de la commande C1, la séquence comprend l'étape d'établissement à paquet de début SETUP selon la figure 9, une étape de données ne comprenant qu'une seule transaction IN avec un paquet de données DATA1 dont le champ de données ne comprend que les octets SW1 et SW2 de la réponse RES1, et l'étape d'état à paquet de début OUT selon la figure 9.

En référence maintenant à la figure 10, un échange d'une commande C4 et d'une réponse RES2 avec des données en mode de transfert de contrôle comprend une première séquence SQ1 de type OUT avec une étape d'établissement, une étape de données ayant au moins une transaction descendante OUT, par exemple trois transactions descendantes selon la figure 10, et une étape d'état, et une deuxième séquence SQ2 de type IN avec une étape d'établissement, une étape de données ayant au moins une transaction montante IN, par exemple trois transactions montantes selon la figure 10, et une étape finale d'état.

5

10

15

20

25

30

35

première séquence SQ1, Dans la la première constituant transaction descendante l'étape d'établissement SETUP est analogue à celle déjà décrite en référence à la figure 9, à la différence prêt qu'au début du champ de données du premier paquet de données DATAO, le champ CH2 contient un identificateur du quatrième format d'unité à la commande C4 correspondant en cours transmission, et le champ CH3 contient la longueur Lc des données de commande contenue dans le champ LC de la commande C4. Puis chacune des trois transactions descendantes de l'étape de données dans la première séquence comprend un paquet de début OUT transmis par le terminal à la carte, un paquet de données DATA1 ou DATAO transmis par le terminal à la carte, et un paquet de fin ACK transmis par la carte au terminal réponse au paquet de données précédent correctement. Les données DC de la commande C4 remplissent au fur et à mesure et jusqu'à maximum de longueur les champs de données DATA dans les paquets de données DATAO et DATA1 alternativement transmis ; par exemple si la longueur maximum du champ de données DATA des paquets de données DP a été

négociée à 8 octets, les champs de données des paquets DATA1, DATA0 et DATA1 dans la première séquence contiennent respectivement 8 octets, 8 octets et 6 octets pour un champ de données DC contenant 22 octets.

5

10

15

20

25

30

35

L'étape de données précédente dans la première séquence SQ1 comprenant des transactions de type OUT, l'étape d'état terminant la première séquence est alors une transaction montante IN et comprend un paquet de début TP de type IN transmis par le terminal à la carte, un paquet de données DATA1 sans champ de données transmis par la carte au terminal, et un paquet de fin ACK transmis par le terminal à la carte.

La deuxième séquence SQ2 de l'échange montré à fla figure 10 comprend, outre une étape d'établissement, une étape de données ayant trois transactions montantes de type IN pour transmettre la réponse RES2, et une étape d'état analogues à la séquence illustrée à la figure 9.

Le paquet de données DATAO après le paquet de SETUP dans la transaction descendante qui de la deuxième constitue l'étape d'établissement séquence SQ2, a une structure identique au paquet DATAO dans la première transaction descendante de la Le champ CH2 indique première séquence SQ1. deuxième format de réponse avec données conformément à la réponse RES2 à la commande C4, les champs CLA, P1, P2 et CH3 contiennent des zéros et le champ CH4 contient la longueur Le des données que la réponse chiffre 4. doit contenir, augmentée du dernier chiffre 4 correspond au champ CH5-CH6, ici à deux octets, pour la longueur utile Lu de la réponse et à la queue à deux octets SW1 et SW2. Lorsque la longueur utile Lu contenue dans les champs CH5 et CH6 au début du champ de données DATA du paquet de données DATA1 de la première transaction IN dans l'étape de données de la deuxième séquence SQ2 est inférieure à la longueur attendue Le, le champ de données DATA du paquet de données DATA1 de la dernière transaction IN dans l'étape de données contient (Le - Lu) octets de bits de bourrage BB précédant les deux octets SW1 et SW2 de la queue Q de la réponse RES2.

#### REVENDICATIONS

1 - Procédé pour transporter des commandes (C1 à C4) ayant toutes un en-tête (EN) et pour certaines un champ de données (DC) depuis un terminal (TE) vers un objet électronique portable (CA), et des réponses (RES) ayant pour certaines un champ de données (DR) et toutes une queue (Q) depuis l'objet électronique portable vers le terminal, caractérisé par les étapes suivantes :

fournir un bus (BU) entre le terminal et l'objet transactions descendantes échanger des comprenant chacune successivement un paquet de début (TP) transmis depuis le terminal vers l'objet, un paquet de données (DP) transmis depuis le terminal vers l'objet et un paquet de fin (HP) transmis depuis terminal, et des transactions le vers l'objet montantes comprenant chacune un paquet de début (TP) transmis depuis le terminal vers l'objet, un paquet données (DP) transmis depuis l'objet vers le terminal et un paquet de fin (HP) transmis depuis le terminal vers l'objet,

encapsuler l'en-tête (EN) et le champ de données (DC), lorsqu'il existe, de chaque commande (C1 à C4) respectivement dans les champs de données (DATA) de paquets de données (DP) respectivement d'une transaction descendante (OUT/SETUP, DATAO, ACK) et d'au moins une transaction descendante (OUT, DATAO/1, ACK), et

encapsuler le champ de données (DR), lorsqu'il existe, et la queue (Q) de chaque réponse (RES1, RES2) dans le champ de données (DATA) du paquet de données (DP) d'au moins une transaction montante (IN, DATA1/0, ACK).

5

10

15

20

25

2 - Procédé conforme à la revendication 1, selon lequel chaque paquet de début (TP) comprend un identificateur (IN, OUT) annonçant le sens du transfert du paquet de données (DP) le succédant dans une transaction.

3 - Procédé conforme à la revendication 1 ou 2, selon lequel le paquet de début (TP) de chaque transaction descendante relative au transfert d'au moins une partie du champ de données (DC, DR) d'une commande (C1 à C4) ou d'une réponse (RES1, RES2) comprend un identificateur (OUT, IN) indiquant le sens du transfert du paquet de données (DP, DATAO/1) le succédant dans ladite transaction.

- 4 Procédé conforme à la revendication 1 ou 2, selon lequel le paquet de début (TP) de la première transaction descendante dans une séquence de plusieurs transactions successives relatives à une commande ou une réponse comprend un identificateur (SETUP) annonçant le début de la séquence.
- 5 Procédé conforme à l'une quelconque des revendications 1 à 4, selon lequel le champ de données (DATA) d'un paquet de données (DP, DATAO/1) dans la transaction descendante (OUT/SETUP, DATAO, ACK) contenant l'en-tête (EN) d'une commande (C1 à C4) contient également la longueur attendue (Le) du champ de données (DR) de la réponse (RES1, RES2) succédant à ladite commande et/ou la longueur (Lc) du champ de données (DC) de ladite commande.
- 6 Procédé conforme à l'une quelconque de revendications 1 à 5, selon lequel le champ de données (DATA) d'un paquet de données (DP, DATA1)

d'une transaction montante contenant le début du champ de données (DR) d'une réponse (RES2) contient également la longueur utile (Lu) du champ de données de ladite réponse, et des bits de bourrage (BB) la différence proportionnel à la longueur attendue (Le) du champ de données (DR) de ladite réponse incluse dans une commande précédente (C2, C4) et la longueur utile (Lu) sont contenus dans le champ de données (DATA) du paquet de données (DP, deuxième transaction montante de la DATAO/1) contenant la queue (Q) de ladite réponse (RES2).

7 - Procédé conforme à l'une quelconque des revendications 1 à 6, selon lequel le début du champ de données (DATA) d'un paquet de données (DP, DATAO/1) dans la transaction descendante (SETUP, DATAO, ACK) contenant l'en-tête (EN) d'une commande (C1 à C4) contient un identificateur (CH2) du format de la commande.

20

25

30

35

5

10

15

8 - Procédé conforme à l'une quelconque des revendications 1 à 7, selon lequel la transaction DATA1, ACK) contenant le paquet de montante (IN, données dans lequel le début de la réponse (RES2) est par une transaction est précédée encapsulée dont le paquet de descendante (SETUP, DATAO, ACK) début comprend un identificateur (SETUP) annonçant le début d'une séquence de transaction montante (IN) et dont le paquet de données (DATAO) a une structure identique au paquet de données de la transaction descendante (SETUP, DATAO, ACK) contenant l'en-tête d'une commande et contient un identificateur (CH2) du format de ladite réponse et la longueur attendue (Le) du champ de données (DR) de ladite réponse.

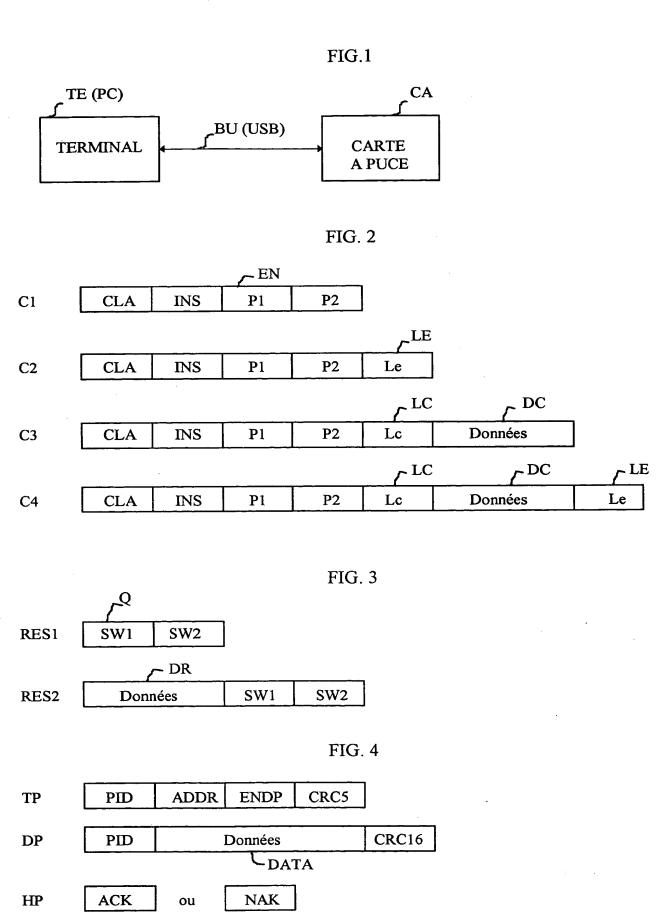


FIG.5

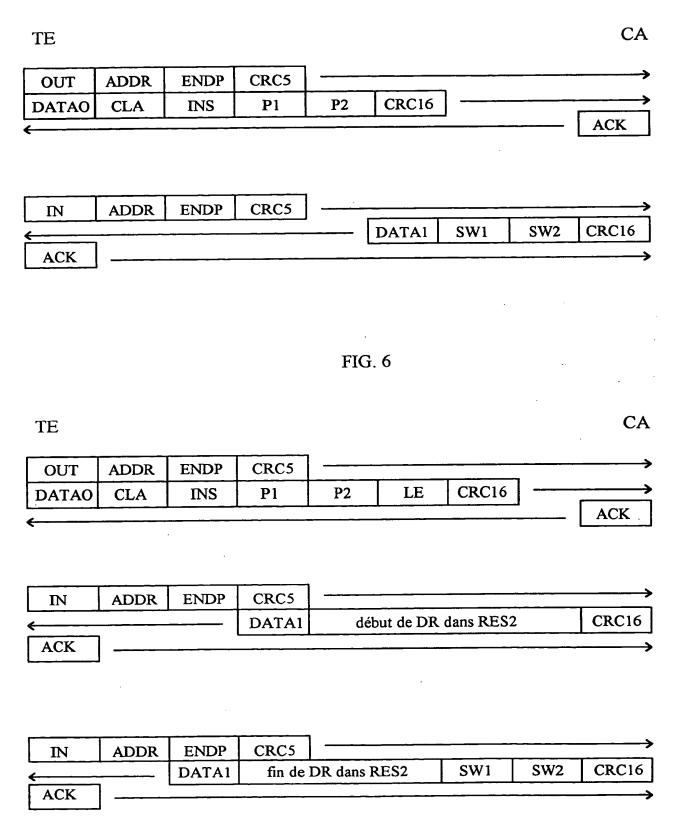


FIG. 7

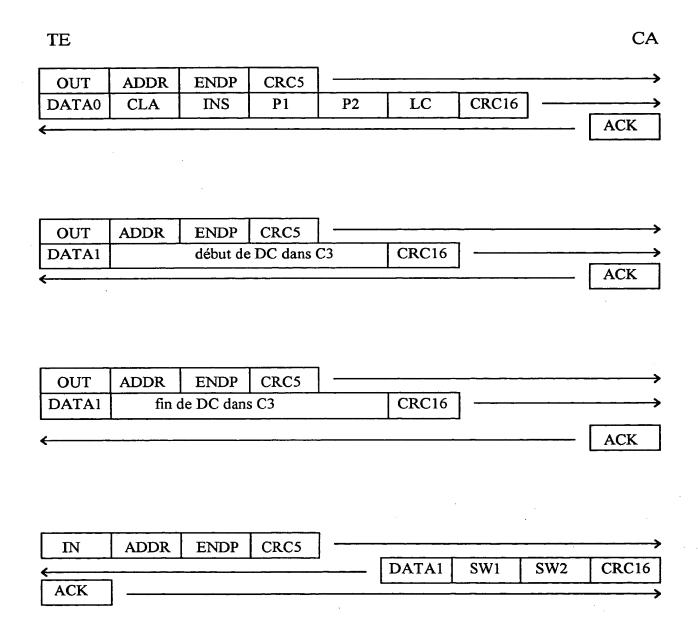


FIG. 8

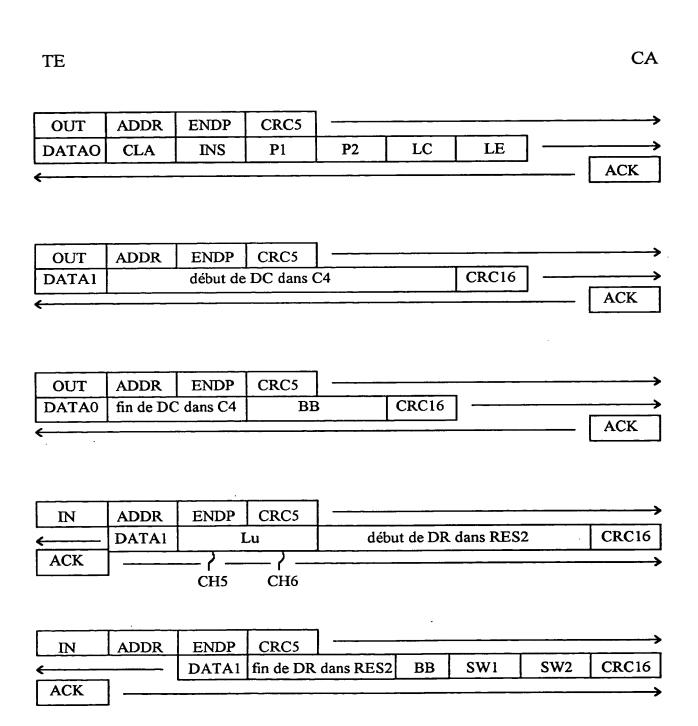


FIG. 9

TE CA SETUP ADDR ENDP | CRC5 DATA0 0xC0 Le+4 CRC16 Cas=2 CLA **INS P1 P2** Lc=0ACK CH1 CH2 CH3 CH4 ADDR ENDP CRC5 INCRC16 début de DR dans RES2 DATA1 Lu **ACK** CH5 CH6 CRC5 ADDR ENDP INDATA0 suite de DR dans RES2 CRC16 **ACK** ADDR ENDP CRC5 INfin de DR dans RES2 SW1 BBSW2 CRC16 DATA1 ACK OUT ADDR ENDP CRC5 DATAICRC16 **ACK** 

6/6 FIG. 10

CA TE SQ1 SETUR ADDR ENDP CRC5 Le+4 CRC16 **P1** P2 Lc DATAO 0xC0 Cas=4 CLA INS ACK ADDR ENDP CRC5 OUT CRC16 **DATA1** début de DC dans C4 ACK ADDR ENDP CRC5 OUT CRC16 DATA0 suite de DC dans C4 ACK ADDR ENDP CRC5 OUT CRC16 DATA1 fin de DC dans C4 **ACK** ADDR ENDP CRC5 IN DATA1 CRC16 ACK SQ2 SETUP ADDR ENDP CRC5 Le+4 CRC16 DATAO 0xC0 Cas=2 00 INS 00 00 Lc=0**ACK** ADDR ENDP CRC5 INDATA1 début de DR dans RES2 CRC16 Lu **ACK** ADDR ENDP CRC5 INDATA0 suite de DR dans RES2 CRC16 **ACK** IN ADDR ENDP CRC5 (Le-Lu)BB SW1 SW2 CRC16 DATA1 fin de DR **ACK** OUT ADDR ENDP CRC5 DATAICRC16 **ACK** 

THIS PAGE BLANK (USPTO)